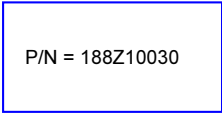


FC-SCG Rev 1.0

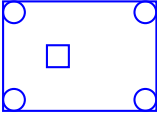
Revision notes

ZZ1




PARSER_VERSION_1.0

PCB1



PCB, FC-SCG, Rev 1.0

		CompuLab Ltd. (972) 4 8290100 P.O.Box 66 Nesher 36770, Israel All Right reserved. Unauthorized duplication prohibited	
Size A	Title INDEX		Rev 1.0
	Document Number: 8000096000		
Date: Monday, March 05, 2018		Sheet	1 of 3

The diagram illustrates the pin connections for the M2 Key E Edge Conn Pads. It is divided into two main sections: P1 (left) and Key E (right).

P1 Section:

- USB P/N:** USB_D+ (Pin 1), USB_D- (Pin 2), USB_DP (Pin 3), USB_DM (Pin 4).
- SDIO:** SDIO_CLK (Pin 11), SDIO_CMD (Pin 12), SDIO_D0 (Pin 13), SDIO_D1 (Pin 14), SDIO_D2 (Pin 15), SDIO_D3 (Pin 16), SDIO_WAKE# (Pin 17), SDIO_RESET# (Pin 18).
- UART:** UART_TX (Pin 20), UART_RX (Pin 21).
- Other:** GND_1 (Pin 1), GND_2 (Pin 2), GND_3 (Pin 3), GND_4 (Pin 4), GND_5 (Pin 5), GND_6 (Pin 6), GND_7 (Pin 7), GND_8 (Pin 8), GND_9 (Pin 9), GND_10 (Pin 10), GND_11 (Pin 11), GND_12 (Pin 12), GND_13 (Pin 13), GND_14 (Pin 14), GND_15 (Pin 15), GND_16 (Pin 16), GND_17 (Pin 17), GND_18 (Pin 18), GND_19 (Pin 19), GND_20 (Pin 20), GND_21 (Pin 21), GND_22 (Pin 22), GND_23 (Pin 23).

Key E Section:

- UART:** UART_TX (Pin 32), UART_RX (Pin 33), UART_CTS (Pin 34), UART_RTS (Pin 35), RSVDC/CLK_RST (Pin 36), RSVDC/CLK_DATA (Pin 37), RSVDC/CLK_CLK (Pin 38), COEX3(1.8V) (Pin 39), COEX2(1.8V) (Pin 40), COEX1(1.8V) (Pin 41), SUSCLK (Pin 42), PERST# (Pin 43), W_DISABLE# (Pin 44), I2C DATA/UART_TX(1.8V) (Pin 45), I2C CLK/UART_TX(1.8V) (Pin 46), ALERT# (Pin 47), UART_RTS(1.8V) (Pin 48), UIM_SWPRST# (Pin 49), UIM_PWRSRC/CLKREQ# (Pin 50), UIM_PWRSRC/PEWAKE# (Pin 51), RSVDC/REFCLKN1 (Pin 52), RSVDC/REFCLKN1 (Pin 53), RSVDC/REFCLKN1 (Pin 54), RSVDC/REFCLKN1 (Pin 55), RSVDC/REFCLKN1 (Pin 56), RSVDC/REFCLKN1 (Pin 57), RSVDC/REFCLKN1 (Pin 58), RSVDC/REFCLKN1 (Pin 59), RSVDC/REFCLKN1 (Pin 60), RSVDC/REFCLKN1 (Pin 61), RSVDC/REFCLKN1 (Pin 62), RSVDC/REFCLKN1 (Pin 63), RSVDC/REFCLKN1 (Pin 64), RSVDC/REFCLKN1 (Pin 65), RSVDC/REFCLKN1 (Pin 66), RSVDC/REFCLKN1 (Pin 67), RSVDC/REFCLKN1 (Pin 68), RSVDC/REFCLKN1 (Pin 69), RSVDC/REFCLKN1 (Pin 70), RSVDC/REFCLKN1 (Pin 71), RSVDC/REFCLKN1 (Pin 72), RSVDC/REFCLKN1 (Pin 73), RSVDC/REFCLKN1 (Pin 74), RSVDC/REFCLKN1 (Pin 75), RSVDC/REFCLKN1 (Pin 76), RSVDC/REFCLKN1 (Pin 77), RSVDC/REFCLKN1 (Pin 78), RSVDC/REFCLKN1 (Pin 79), RSVDC/REFCLKN1 (Pin 80), RSVDC/REFCLKN1 (Pin 81), RSVDC/REFCLKN1 (Pin 82), RSVDC/REFCLKN1 (Pin 83), RSVDC/REFCLKN1 (Pin 84), RSVDC/REFCLKN1 (Pin 85), RSVDC/REFCLKN1 (Pin 86), RSVDC/REFCLKN1 (Pin 87), RSVDC/REFCLKN1 (Pin 88), RSVDC/REFCLKN1 (Pin 89), RSVDC/REFCLKN1 (Pin 90), RSVDC/REFCLKN1 (Pin 91), RSVDC/REFCLKN1 (Pin 92), RSVDC/REFCLKN1 (Pin 93), RSVDC/REFCLKN1 (Pin 94), RSVDC/REFCLKN1 (Pin 95), RSVDC/REFCLKN1 (Pin 96), RSVDC/REFCLKN1 (Pin 97), RSVDC/REFCLKN1 (Pin 98), RSVDC/REFCLKN1 (Pin 99), RSVDC/REFCLKN1 (Pin 100).

Other Connections:

- WIFI:** WIFI_SUSCLK (Pin 42), KILL_BT# (Pin 43), KILL_WIFI# (Pin 44), I2S_3P3_SDA (Pin 45), I2S_3P3_SCL (Pin 46), ALERT# (Pin 47).
- GPIO:** GPIO_INT# (Pin 74).
- Other:** VCC_3V3 (Pin 1), VCC_3V3 (Pin 2), VCC_3V3 (Pin 3), VCC_3V3 (Pin 4), VCC_3V3 (Pin 5), VCC_3V3 (Pin 6), VCC_3V3 (Pin 7), VCC_3V3 (Pin 8), VCC_3V3 (Pin 9), VCC_3V3 (Pin 10), VCC_3V3 (Pin 11), VCC_3V3 (Pin 12), VCC_3V3 (Pin 13), VCC_3V3 (Pin 14), VCC_3V3 (Pin 15), VCC_3V3 (Pin 16), VCC_3V3 (Pin 17), VCC_3V3 (Pin 18), VCC_3V3 (Pin 19), VCC_3V3 (Pin 20), VCC_3V3 (Pin 21), VCC_3V3 (Pin 22), VCC_3V3 (Pin 23), VCC_3V3 (Pin 24), VCC_3V3 (Pin 25), VCC_3V3 (Pin 26), VCC_3V3 (Pin 27), VCC_3V3 (Pin 28), VCC_3V3 (Pin 29), VCC_3V3 (Pin 30), VCC_3V3 (Pin 31), VCC_3V3 (Pin 32), VCC_3V3 (Pin 33), VCC_3V3 (Pin 34), VCC_3V3 (Pin 35), VCC_3V3 (Pin 36), VCC_3V3 (Pin 37), VCC_3V3 (Pin 38), VCC_3V3 (Pin 39), VCC_3V3 (Pin 40), VCC_3V3 (Pin 41), VCC_3V3 (Pin 42), VCC_3V3 (Pin 43), VCC_3V3 (Pin 44), VCC_3V3 (Pin 45), VCC_3V3 (Pin 46), VCC_3V3 (Pin 47), VCC_3V3 (Pin 48), VCC_3V3 (Pin 49), VCC_3V3 (Pin 50), VCC_3V3 (Pin 51), VCC_3V3 (Pin 52), VCC_3V3 (Pin 53), VCC_3V3 (Pin 54), VCC_3V3 (Pin 55), VCC_3V3 (Pin 56), VCC_3V3 (Pin 57), VCC_3V3 (Pin 58), VCC_3V3 (Pin 59), VCC_3V3 (Pin 60), VCC_3V3 (Pin 61), VCC_3V3 (Pin 62), VCC_3V3 (Pin 63), VCC_3V3 (Pin 64), VCC_3V3 (Pin 65), VCC_3V3 (Pin 66), VCC_3V3 (Pin 67), VCC_3V3 (Pin 68), VCC_3V3 (Pin 69), VCC_3V3 (Pin 70), VCC_3V3 (Pin 71), VCC_3V3 (Pin 72), VCC_3V3 (Pin 73), VCC_3V3 (Pin 74), VCC_3V3 (Pin 75), VCC_3V3 (Pin 76), VCC_3V3 (Pin 77), VCC_3V3 (Pin 78), VCC_3V3 (Pin 79), VCC_3V3 (Pin 80), VCC_3V3 (Pin 81), VCC_3V3 (Pin 82), VCC_3V3 (Pin 83), VCC_3V3 (Pin 84), VCC_3V3 (Pin 85), VCC_3V3 (Pin 86), VCC_3V3 (Pin 87), VCC_3V3 (Pin 88), VCC_3V3 (Pin 89), VCC_3V3 (Pin 90), VCC_3V3 (Pin 91), VCC_3V3 (Pin 92), VCC_3V3 (Pin 93), VCC_3V3 (Pin 94), VCC_3V3 (Pin 95), VCC_3V3 (Pin 96), VCC_3V3 (Pin 97), VCC_3V3 (Pin 98), VCC_3V3 (Pin 99), VCC_3V3 (Pin 100).

[illegible]

Supply Current Worst Case = 93mA

USB_UP_N
USB_UP_P

HUB_OVR#

HUBTEST

HUB_RST#

USB_REF#

R18 649R

C21 10pF

X1 12,000 MHz

C22 10pF

VCC_3V3

C3 10uF

C4 100nF

C5 100nF

C6 100nF

C7 100nF

C8 100nF

U1

VCC 27

VREG 28

VCC_D 21

VCCA_5 6

VCCA_9 14

VCCA_14 14

SELF_PWR 22

GANG 23

DO-1 4

DO-2 7

DO-3 6

DO-3 13

DO-4 12

DO-4 16

DO-4 15

XIN 10

XOUT 11

RESET# 17

RREF 8

R5 10K

R6 100K

DNP R7 10K

DNP R8 100K

USB_SELF_PWR

USB_1_P

USB_1_N

USB_2_P

USB_2_N

USB_3_P

USB_3_N

CYT65632-QFN28

R10 DNP 10K

R12 DNP

R18 649R

X1 12,000 MHz

C21 10pF

C22 10pF

VCC_3V3

DNP

R13

R17

A2 A1 A0

1 1 1

[illegible]

Footprint checked

ADC

U15
VDD
SCL
SDA
ADDR
ALERT/RDY
GND
ADS1015

ADC_ADDR:
I= 0x48 (0,100,1000b)
GND=>1001000
VCC=>1001001

VCC_3V3

C67
100nF

R56
100k

R55
0R

Raspberry Pi 4
R5B

[illegible]